

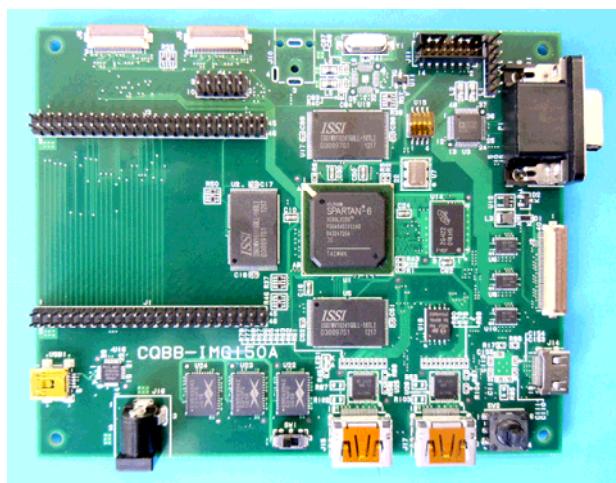
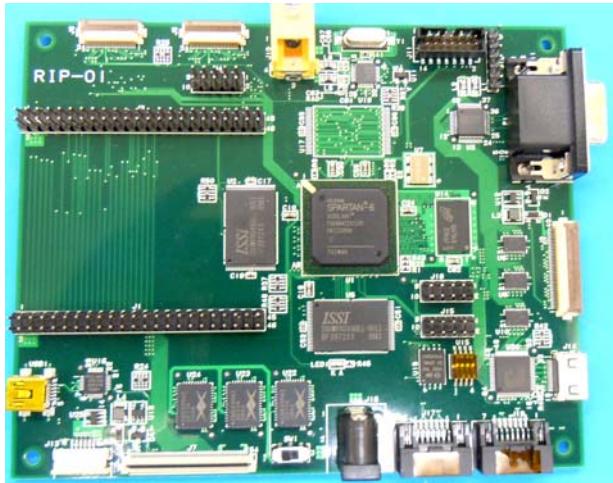
HDL設計と高速画像処理の標準プラットフォーム

発売中

# 画像処理教育&開発プラットフォーム

CQBB-IMG-45 46,000 円

CQBB-IMG-150 120,000 円 (消費税別途)



FPGA	Spartan6 XC6SLX45FGG484
フレーム・メモリ	高速 SRAM 2M バイト × 2
	DDR2 メモリ 128M バイト
カメラ入力端子	CMOS カメラ( VGA ) ×2
	NTSC ビデオ・デコーダ搭載
画像出力	アナログVGA (DSUB 15ピン) HDMI 出力
液晶インターフェイス	TFT 液晶表示 (LED/バックライト)
USB	USBシリアル変換チップ CP2102
制御CPU	Beagle Bone 実装可能
ジョイ・ステイック	ブロックくずし、インベーダーゲーム対応

FPGA	Spartan6 XC6SLX150FGG484
フレーム・メモリ	高速 SRAM 2M バイト × 6
	DDR2 メモリ 128M バイト
カメラ入力端子	CMOS カメラ( VGA、フル HD ) ×2
	HDMI入力 X2
画像出力	アナログVGA (DSUB 15ピン) HDMI出力
液晶インターフェイス	TFT 液晶表示 (LED/バックライト)
USB	USBシリアル変換チップ CP2102
制御CPU	Beagle Bone 実装可能
ジョイ・ステイック	ブロックくずし、インベーダーゲーム対応

大手技術系出版社が、教則本として利用可能な関連書籍の刊行を予定。入門から応用まで、いくつかの設計事例サンプル入りCDが付属。ワンタッチで装着可能なCMOSカメラ(VGA、300万画素フルHD)、TFT液晶モジュールを別途用意。



## 株式会社イーエスピー企画

〒501-6257 岐阜県羽島市福寿町平方 4-41 岐阜羽島テクノビル TEL 058-397-0660  
(新幹線 岐阜羽島駅南徒歩 3 分)

FAX 058-397-0661  
Email [office@esp.jp](mailto:office@esp.jp) <http://www.esp.jp/>